

# Vad vi gör denna och nästa vecka (lv4-5, lp1)

Efter att hittills enbart ägnat oss åt kombinatoriska nät introducerar vi nu logikkretsar med minnesfunktion, d v s sekvensnät. Vi kopplar samman de grundläggande minneselementen till register som kan lagra dataord.

Ett antal register kopplas sedan samman via en buss så att dataord kan flyttas mellan registren. En ALU som kan behandla dataorden ansluts också. Vi har därmed börjat konstruera det som kallas "datavägen" i den processor som skall sättas samman under kursen. För att förstå hur datavägen kan användas studerar vi ett antal sammansatta operationer på data som den kan utföra.

## Enkla logikkretsar med minne (latchar och vippor)

Sekvensnät, klocksignal, tidsdiagram.

## Olika typer av latchar (SR, D) och vippor (SR, D, JK och T)

De grundläggande minneselementen.

## Register

Standardkrets för lagring av dataord.

## Systemexempel (dataväg)

Vi skall bygga en dator i kursen och börjar med att koppla ihop ett antal register och en ALU via en buss.

## Operationer i datavägen

Exempel på sammansatta operationer som kan utföras i datavägen.

## Under veckan (lv4-5) börjar du förbereda laboration 2

De uppgifter i arbetsboken och de hemuppgifter i laborations-PM som anges på försättsbladet till laboration 2 arbetar du igenom hemma och på simulatorövningar.

Om du bytte laborationstid för Laboration 1 ser du till att du är anmäld till korrekt projektgrupp inför nästa laboration.

## Veckans (lv5) konsultationspass

Inledningsvis går vi igenom erfarenheter och resultat från Laboration 1. Därefter varvas räkneexempel med frågestund, med fokus på det som upplevdes som svårt i det individuella testet för Laboration 1.