

Vad vi gör denna och nästa vecka (Lv4 o 5, lp2)

Under läsveckorna 4 och 5 går vi igenom hur ett par minnestyper, RWM och ROM används. Vi visar också hur man ansluter minnesmoduler av dessa typer, samt in-/utportar till bussarna i ett datorsystem med den kommersiella processorn CPU12, som har 16-bitars adressbuss.

Anslutning av minnesmoduler och in-/utportar till CPU12-buss

Hur man bestämmer adressområde och bildar aktiveringssignaler ("chip select") för minnesmoduler och portar.

Under veckan fortsätter vi förbereda laboration nr 4

(De uppgifter i arbetsboken och de hemuppgifter i labb-PM som anges på försättsbladet till laborationen skall arbetas igenom.)