

Vad vi gör under veckan (Lv1, lp2)

Vi inleder veckan med att visa hur styrsignalerna genereras för några instruktioner som ingår i den ordinarie instruktionsuppsättningen för FLIS-processorn.

Sedan går vi igenom verktyg för programutveckling med FLIS-processorn. Yttre enheter som kan anslutas i FLISP-simulatorens demonstreras. Ett program för styrning av en simulerad bormaskin visas i samband med detta.

I slutet av veckan visar vi hur man kan adressera data i minnet med instruktioner som använder indexregistren X och Y samt programexempel på detta. Begreppen stack och subrutiner introduceras också.

FLEX/FLIS-processorns styrenhet

Implementering av instruktioner för FLIS-processorn

Styrenheten kompletteras så att den kan bilda styrsignaler för ett antal ovillkorliga och villkorliga instruktioner som ingår i den ordinarie instruktionsuppsättningen.

FLISP-datorns utvecklingsmiljö (Eterm för FLISP)

Editor, assembler, laddare och simulator. Anslutning av yttre enheter i simulatorens.

Adressering av data via indexregister

Instruktioner och programexempel med adressering via X-, Y- eller SP-registren.

Indirekt adressering

En adresseringsmetod som finns i vissa processorer, dock ej i FLISP.

Principen för en stack i minnet

Hur FLIS-processorns stack fungerar och hur den används i vissa instruktioner. Några olika exempel på hur subrutiner anropas från huvudprogram och hur stackpekaren SP och stacken påverkas vid körning av programmen.

Under veckan fortsätter du förbereda laboration 3.

(De uppgifter i arbetsboken och de hemuppgifter i labb-PM som anges på försättsbladen till laborationerna skall arbetas igenom.)