

Vad vi gör under veckan (Lv5)

På måndag morgon avslutar vi behandlingen av FLIS-processorns styrenhet genom att illustrera hur man tar fram RTN-beskrivning och styrsignaler för ett antal instruktioner.

På måndag eftermiddag ger professor Per Stenström en gästföreläsning som bl. a. behandlar utvecklingen mot modern processorarkitektur och aktuella problem.

Implementering av instruktioner för FLIS-processorn

Hur man bildar styrsignaler för ett antal utvalda instruktioner med och utan villkor.

Gästföreläsning

Om modern datorarkitektur m.m.

Under veckan fortsätter vi förbereda laboration 3

(De uppgifter i arbetsboken och de hemuppgifter i lab-PM som anges på försättsbladen till laborationerna skall arbetas igenom före labbtillfället.)