

**13.6** Ett mikrodatorsystem skall konstrueras med CPU12, 1 st 32 kbyte ROM-kapsel med slutadressen  $FFFF_{16}$ , 1 st 16 kbyte RWM-kapsel med placering direkt före ROM-kapseln, 1 st 8-bitars "three-state"-buffert på adressen  $0000_{16}$  som inport och 1 st 8-bitars register på adressen  $0001_{16}$  som utport.

Modulerna har valts för att passa CPU12's timing.

**Uppgift:** Konstruera den logik som krävs för "chip-select"-avkodningen. Använd fullständig adressavkodning. Endast grundläggande logikgrindar med valfritt antal ingångar får användas. Adressintervallet för varje modul skall anges i hexadecimal form.