

13.4 Ett mikrodatorsystem skall konstrueras med CPU12, 1 st 32 kbyte ROM-kapsel, 1 st 2 kbyte ROM-kapsel, 1 st 4 kbyte RWM-kapsel, 1 st 8-bitars "three-state"-buffert som inport och ett 8-bitars register som utport. Modulerna har valts för att passa CPU12's timing.

32 kbyte ROM-kapseln skall placeras med början på adress 0000_{16} .

4 kbyte RWM-kapseln skall placeras med början på adress 8000_{16} .

2 kbyte ROM-kapseln skall placeras så att den slutar på adress $FFFF_{16}$.

In- och utporten skall båda placeras på adressen $C000_{16}$.

Uppgift: Konstruera den logik som krävs för "chip-select"-avkodningen. Endast grundläggande logikgrindar med valfritt antal ingångar får användas.

Adressintervallet för varje modul skall anges i hexadecimal form. Använd ofullständig adressavkodning.