

- 13.3** En ROM-kapsel om 16 kbyte och en RWM-kapsel om 8kbyte skall anslutas till CPU12.
- a)** Konstruera CS-logiken för ROM-kapseln. Den skall ha begynnelseadressen $C000_{16}$. Visa hur samtliga signaler skall kopplas mellan processorn och minneskapseln.
 - b)** Konstruera CS-logiken för RWM-kapseln. Den skall ha begynnelseadressen 8000_{16} . Visa hur samtliga signaler skall kopplas mellan processorn och minneskapseln.
- Inverterare och NAND-grindar med valfritt antal ingångar får användas. Fullständig adressavkodning skall användas.