

13.2 Här ges logiknäten för adressavkodningen för två fullständigt avkodade minneskapslar.

- a)** Ange i vilket adressområde respektive kapsel är placerad. De två minneskapslarna aktiveras när CS-ingångarna har hög logiknivå (1).
- b)** Ange minneskapaciteten (antal ord) för respektive minneskapsel.



