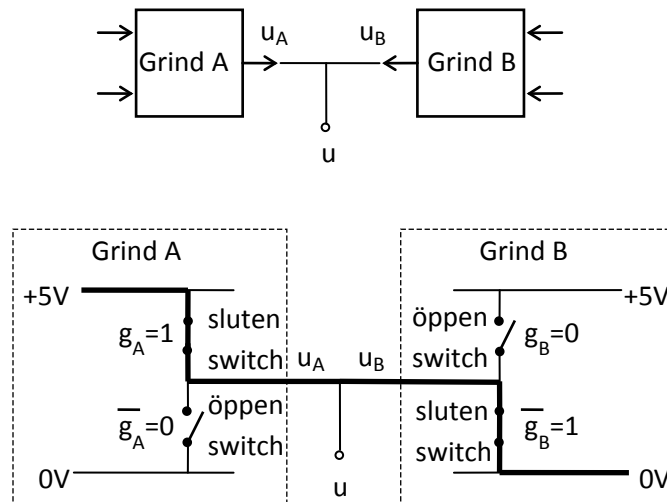


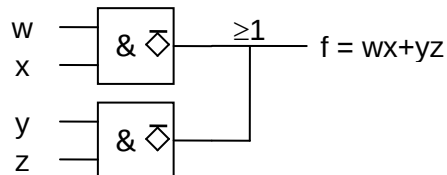
4.1 Möjligheter att koppla ihop logikkretsars utgångar

(Grundregeln är att logikkretsutgångar inte får kopplas ihop.)



Figur 4.19 Två standardgrindar med ihopkopplade utgångar.

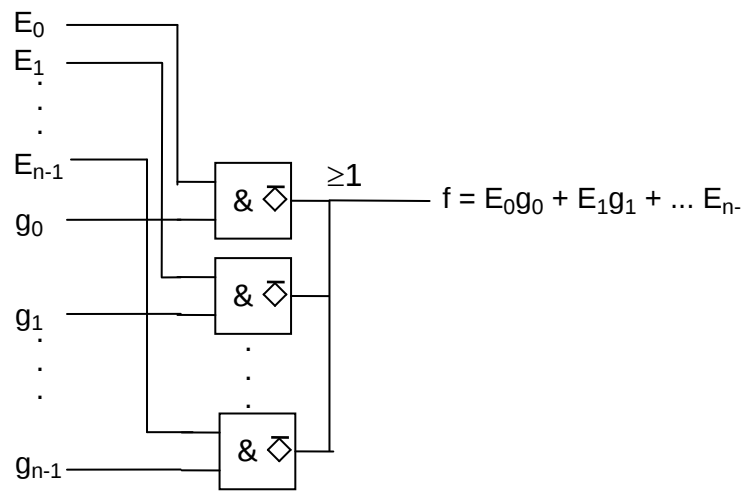
Trådningsbara grindar



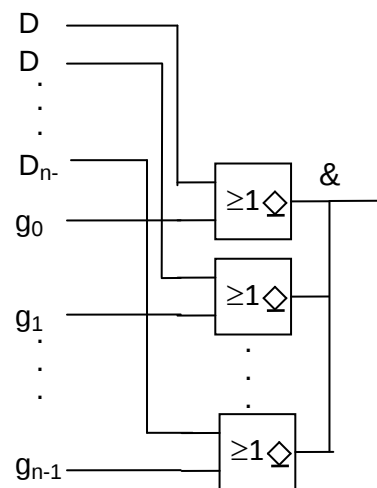
Figur 4.20 Wired-OR.

Tabell 4.8

Operation	Svensk standard
ELLER-bildning i föreningspunkt (wired-Or)	≥ 1
OCH-bildning i föreningspunkt (wired-AND)	$\&$

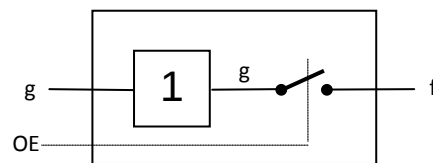


Figur 4.21 Väljarfunktion genom ELLER-bildande trådning.



Figur 4.22 Väljarfunktion genom OCH-bildande trådning.

Kap 7.2 Ihopkoppling av utgångar via "three-state"-buffert



Tabell 7.1

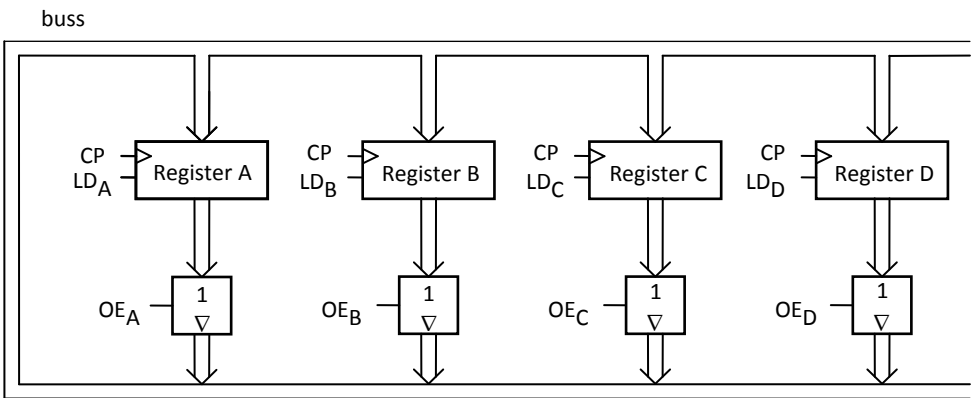
OE	g	f
0	0	Z
0	1	Z
1	0	0
1	1	1

Figur 7.20 Three-state buffert

Utöver de två tillstånden 0 och 1 kan utgången f också inta ett tredje tillstånd Z, där utgången är bortkopplad från ingången, dvs bortkopplad från g-signalen. Signalen som styr switchen i figur 7.20 kallas för **OE (Output Enable)**. När OE = 1 så är switchen sluten, vilket innebär att f = g. Standardsymbolerna för "three-state" bufferten ges i tabell 7.2.

Tabell 7.1 (EN = Enable)

Operation	Svensk standard	Amerikansk symbol
"three-state"		



Figur 7.23 Registerutgångars anslutning till buss via "three-state" buffertar.