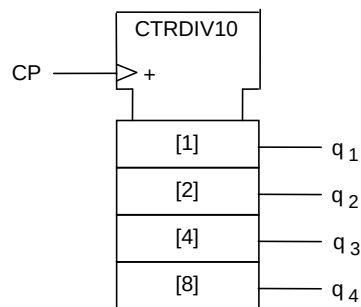


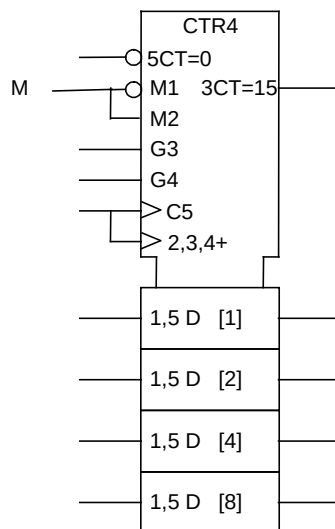
Figur 5.46 Symboler för 3-bitars binärräknare som räknar a) uppåt (+), b) nedåt (-) och c) uppåt eller nedåt (1+/2-).

Figur 5.47 visar symbolen för en dekadräknare med sekvensen $q_4q_3q_2q_1$: 0000, 0001, 0010, 0011, 0100, 0101, 0110, 0111, 1000, 1001, 0000, ..., som alltså räknar i NBCD-kod (0 – 9) och börjar om på 0 igen efter 9.



Figur 5.47 Symbol för dekadräknare.

Figur 5.50 visar symbolen för en 4-bitars räknare som räknar i naturlig binärkod $q_4q_3q_2q_1$: $0000_2 - 1111_2$, dvs. (0 – 15). Räknaren är konstruerad så att man enkelt kan utöka antalet bitar i steg om 4 bitar genom att ansluta nya likadana räknare. En liknande räknare kommer vi att använda i styrenheten till den processor som vi har börjat konstruera.



Figur 5.50 PROSAM-symbol för en ofta använd binärräknare.