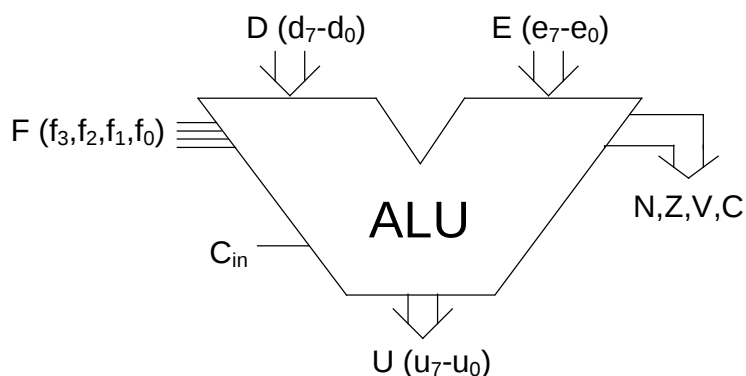


FLIS-processorns ALU



funktion				operation	resultat (U)	flaggor			
f_3	f_2	f_1	f_0			N	Z	V	C
0	0	0	0	$U = 0$	00_{16}	0	1	0	0
0	0	0	1	$U = FD_{16}$	FD_{16}	1	0	0	0
0	0	1	0	$U = FE_{16}$	FE_{16}	1	0	0	0
0	0	1	1	$U = FF_{16}$	FF_{16}	1	0	0	0
0	1	0	0	$U = E$	E	u_7	⁽¹⁾	0	0
0	1	0	1	$U = D_{1k} + C_{in}$	$-D - 1 + C_{in}$	u_7	⁽¹⁾	⁽⁹⁾	⁽⁸⁾
0	1	1	0	$U = D \vee E$	bitvis D OR E	u_7	⁽¹⁾	0	0
0	1	1	1	$U = D \wedge E$	bitvis D AND E	u_7	⁽¹⁾	0	0
1	0	0	0	$U = D \oplus E$	bitvis D XOR E	u_7	⁽¹⁾	0	0
1	0	0	1	$U = D + C_{in}$	$D + C_{in}$	u_7	⁽¹⁾	⁽²⁾	⁽³⁾
1	0	1	0	$U = D + FF_{16}$	$D - 1$	u_7	⁽¹⁾	⁽²⁾	⁽³⁾
1	0	1	1	$U = D + E + C_{in}$	$D + E + C_{in}$	u_7	⁽¹⁾	⁽²⁾	⁽³⁾
1	1	0	0	$U = D + E_{1k} + C_{in}$	$D - E - 1 + C_{in}$	u_7	⁽¹⁾	⁽²⁾	⁽¹⁰⁾
1	1	0	1	$U = D(C_{in}) \ll 1$	$2D + C_{in}$	d_6	⁽¹⁾	⁽⁶⁾	⁽⁴⁾
1	1	1	0	$U = (C_{in}) D \gg 1$	$2^7 \cdot C_{in} + D/2$	C_{in}	⁽¹⁾	⁽⁷⁾	⁽⁵⁾
1	1	1	1	$U = (d_7) D \gg 1$	$D/2$ (med tecken)	d_7	⁽¹⁾	0	⁽⁵⁾

Anm:

- ⁽¹⁾ Z = 1 då samtliga bitar i värdet U är 0. Z = 0 annars.
- ⁽²⁾ V = 1 vid overflow enligt reglerna för 2k-aritmetik. V = 0 annars.
- ⁽³⁾ C = 1 om summan är större än 255. C = 0 annars.
- ⁽⁴⁾ C = utskiftad bit, dvs. bit d_7 .
- ⁽⁵⁾ C = utskiftad bit, dvs. bit d_0 .
- ⁽⁶⁾ V = $d_7 \oplus d_6$ dvs. sätts till 1 om skiftet ger teckenbyte.
- ⁽⁷⁾ V = $C_{in} \oplus d_7$ dvs. sätts till 1 om skiftet ger teckenbyte.
- ⁽⁸⁾ C = 0 om $D = 00000000_2$. C = 1 annars.
- ⁽⁹⁾ V = 1 om $D = 10000000_2$. V = 0 annars.
- ⁽¹⁰⁾ C = 1 om summan är mindre än 256. C = 0 annars.