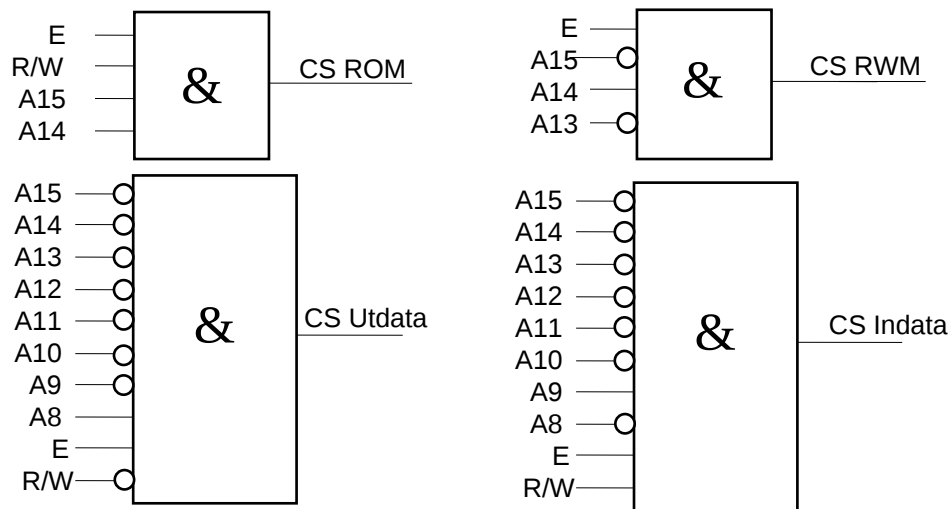


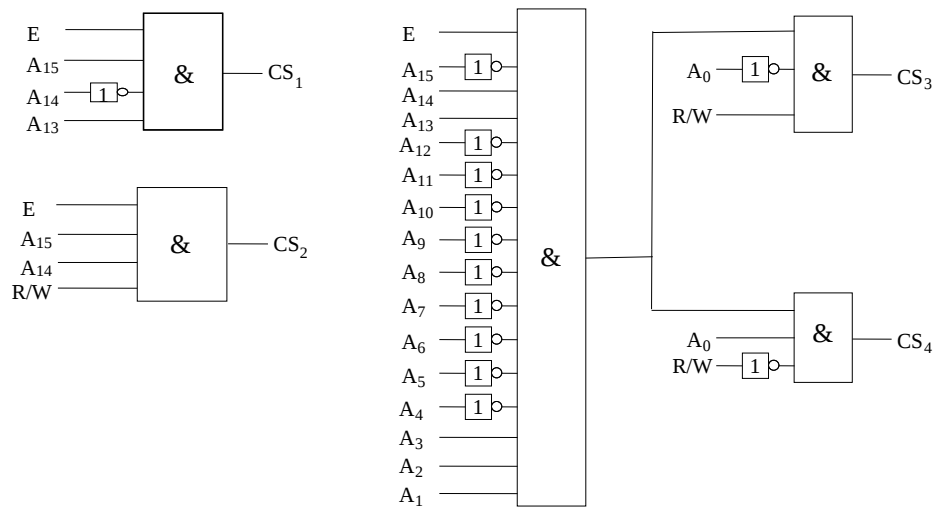
2. Ett datorsystem enligt figur 1 har CS-logiken nedan.



Visa hur adressrummet utnyttjas, dvs adressintervall för samtliga enheter anslutna till bussarna. Visa också hur man kan koppla in ytterligare en minnesmodul med 16 kByte ROM till detta system.

Vad är oftast skälet till att man i vissa delar av minnet använder RWM och i andra ROM?

3. I ett tänkt CPU12-system har diverse enheter anslutits till bussen via "chip select"-logiken nedan. Det får förutsättas att "chip select"-avkodningen är fullständig.



De fyra "chip select"-signalerna är kopplade till fyra olika enheter. Vilken typ av enhet används respektive signal till? Förklara hur du kommer fram till ditt svar.

Vilka adresser upptar respektive enhet? Vad är anledningen till att signalen E finns med i avkodningen?