

Vad vi gör under läsvecka 6

Vi börjar med att göra en tillståndsgraf för en bitsekvensdetektor och fortsätter sedan med att studera principen för flyttal, som används när man utför beräkningar, t ex i vetenskapliga sammanhang. Vi går igenom hur flyttalen är uppbyggda och hur de "packas" resp. "packas upp" samt deras noggrannhet (upplösning) och talområde.

Vi visar också principen för multiplikation och division av binära heltal utan tecken.

Därmed har vi behandlat allt som ingår i kursen och fortsätter med en sammanfattning och jämför med kursmålen, som framgår av "checklista inför tentamen".

Programmeringsmodellen och instruktionsuppsättningen för den kommersiella processorkärnan CPU12 visas översiktligt. De används i kursen Maskinorienterad programmering.

Konstruktion av enkla synkrona sekvensnät

Principen för hur man konstruerar enkla generella synkrona sekvensnät illustreras med konstruktion av en bitsekvensdetektor ($\approx$ elektroniskt lås).

Flyttal

Det vetenskapliga skrivsättet för tal. Princip. Talområde. Noggrannhet.

Multiplikation och division av binära heltal utan tecken

Kortfattat om principen för multiplikation och division av binära heltal utan tecken. Principerna illustreras med programexempel i assemblerspråk för FLIS-processorn.

Sammanfattning av kursen

Sammanfattning och utdelning av "Checklista inför tenta".

Den kommersiella processorkärnan CPU12

Programmeringsmodellen och instruktionsuppsättningen för CPU12 visas översiktligt och de stora likheterna med FLEX- och FLIS-processorn poängteras.

Under veckan utför data- och elektroprogrammet laboration 4 och mekatronikprogrammet fortsätter förbereda laboration 4.

(De uppgifter i arbetsboken och de hemuppgifter i labb-PM som anges på försättsbladen till laborationerna skall arbetas igenom.)