

Vad vi gör under veckan (Lv4, lp1)

Vi kopplar nu samman de grundläggande minneselementen till register som kan lagra dataord. Ett antal register kopplas sedan samman via en buss så att dataord kan flyttas mellan registren. En ALU som kan behandla dataorden ansluts också. Vi har därmed börjat konstruera det som kallas "datavägen" i den processor som skall sättas samman under kursen. För att förstå hur datavägen kan användas studerar vi ett antal sammansatta operationer på data som den kan utföra.

Vi ansluter sedan ett "arbetsminne" till datavägen och provar på operationer i den nya kopplingen.

I mån av tid beskriver vi sedan en sekvensnätstyp som kallas räknare och hur man analyserar hur de fungerar.

Register

Standardkretsar.

Systemexempel (dataväg)

Vi skall bygga en dator i kursen och börjar med att koppla ihop ett antal register och en ALU via en buss.

Operationer i datavägen

Exempel på sammansatta operationer som kan utföras i datavägen.

Läs- och skrivbart minne (RWM, read/write memory)

En stor "byrå" med numrerade "lådor" som innehåller data.

Anslutning av ett arbetsminne (RWM) till datavägen

Datavägen kompletteras med ett minne som rymmer ett stort antal dataord.

Operationer i kombinationen dataväg/arbetsminne

Exempel på operationer som kan utföras när vi har tillgång till ett minne.

Räknare (I mån av tid)

Standardkretsar. Analys av räknare

Under veckan förbereder vi också laboration 1 och 2

(De uppgifter i arbetsboken och de hemuppgifter i labb-PM som anges på försättsbladen till laborationerna.)