

Vad vi gör under läsvecka 8

Vi gör färdigt konstruktionen av en bitsekvensdetektor som påbörjades förra veckan och kompletterar med ett par liknande exempel. Sedan studerar vi principen för flyttal, som används när man utför beräkningar, t ex i vetenskapliga sammanhang. Vi går igenom hur flyttalen är uppbyggda, deras noggrannhet och talområde, samt hur de ”packas” resp. ”packas upp”.

Vi har därmed behandlat allt som ingår i kursen och fortsätter med en sammanfattning och jämför med kursmålen. En checklista inför tentamen delas också ut.

Vi visar också översiktligt programmeringsmodellen och instruktionsuppsättningen för den kommersiella processorkärnan CPU12, som används i kursen Maskinorienterad programmering.

Till sist går vi igenom en gammal tenta.

Konstruktion av enkla synkrona sekvensnät

Principen för hur man konstruerar enkla generella synkrona sekvensnät illustreras med konstruktion av en bitsekvensdetektor ($\approx$ elektroniskt lås).

Flyttal

Det vetenskapliga skrivsättet för tal. Princip. Talområde. Noggrannhet.

Den kommersiella processorkärnan CPU12

Programmeringsmodellen och instruktionsuppsättningen för CPU12 visas översiktligt och de stora likheterna med FLEX- och FLIS-processorn poängteras.

Genomgång av en gammal tenta

Vi går igenom en av de gamla tentorna som länkas till från hemsidan.

Laborationer

De som inte är färdiga med laborationerna kan kontakta labbchefen Lennart via mail för extra laborationstillfälle på torsdag eller fredag.