

Vad vi gör under läsvecka 6

I början på veckan visar vi hur man konstruerar en sk bitsekvensdetektor, som är ett exempel på ett mera generellt synkront sekvensnät. Sedan fortsätter vi med att studera principen för flyttal, som används när man utför beräkningar t ex i vetenskapliga sammanhang. Vi studerar hur flyttalen är uppbyggda, deras begränsningar och hur de ”packas” resp. ”packas upp”.

Vi har därmed gått igenom allt som ingår i kursen och fortsätter med genomgång av förra årets ordinarie tenta.

Till sist visar vi översiktligt programmeringsmodellen och instruktionsuppsättningen för den kommersiella processorkärnan CPU12, som används i kursen Maskinorienterad programmering.

Konstruktion av enkla synkrona sekvensnät

Principen för hur man konstruerar enkla generella synkrona sekvensnät illustreras med konstruktion av en bitsekvensdetektor ($\approx$ elektroniskt lås).

Flyttal

Det vetenskapliga skrivsättet för tal. Detta sätt att representera talvärden utökar det användbara talområdet kraftigt trots ett begränsat antal bitar och används vid de flesta typer av beräkningar.

Genomgång av en gammal tenta

Vi går igenom tentan från 2011-10-17 som länkas till från hemsidan.

Den kommersiella processorkärnan CPU12

Programmeringsmodellen och instruktionsuppsättningen för CPU12 visas översiktligt och de stora likheterna med FLEX-processorn poängteras.

Under läsvecka 6 fortsätter vi förbereda laboration 4 som utförs under läsvecka 7. (Det finns inga kontrolluppgifter till laboration 4.)

(De uppgifter i arbetsboken och de hemuppgifter i lab-PM som anges på försättsbladet till laboration 4 skall arbetas igenom och dokumenteras före labtillfället.)