

Läsvecka 4

Tema:

Så här långt har vi konstruerat FLIS-processorn med tillhörande minne. Styrenheten är inte komplett så därför fortsätter vi med att implementera olika instruktioner i styrenheten. Under detta arbete utnyttjar vi processorns instruktionslista och utvecklingsmiljön för FLISP-datorn för att undersöka och simulera de assemblerinstruktioner vi implementerar.

Moment / Begrepp

RESET-FETCH-EXECUTE. Styrsignalssekvenser. Fast kopplat styrenhet. Programsekvens i minnet, Maskininstruktion, Assemblerinstruktion, OP-kod, Operand. Adresseringsmoder. Adressering via X-registret. Hopp instruktioner (Jump och Branch). FLEX-datorn.

Assemblering och disassemblering.

Utvecklingsmiljö. Källfil, laddfil och listfil. Assemblerdirektiv.

Läsanvisning i Kompendiet:

(-)

Läsanvisning i Arbetsbok för DigiFlisp:

Läs och jobba med resterande del av kapitel 14. Vi studerar detta avsnitt under LV4,5,6.

Läs Ext 12: Resterande sidor i Kapitel 8 ”Styrenheten” (s37-s52)

Lär dig hitta i instruktionslistan för FLISP!!!!.

Uppgifter som demonstreras Ext 11:

Exempelsamling: 5.14.a, 5.15, 5.19, 7.4, 7.6, 7.10.

Självverksamhet Ext 11:

Exempelsamling: 5.14.b, 5.17, 5.18, 7.3, 7.5, 7.11

V121116