

Läsvecka 3

Tema:

Vi ansluter ett minne till datavägen och använder datavägen för att utföra enkla (processorliknande) operationer. Vi studerar processorns arbetssätt och påbörjar konstruktionen av styrenheten. Vidare konstruerar vi räknaren som håller reda på arbetstakten i processorn.

Moment / Begrepp

Systemexempel. Minne. Dataväg. Fast kopplat styrenhet.

Styrsignalsekvenser: RESET-FETCH-EXECUTE.

Instruktionsformat, Operationskod. Maskininstruktion, Maskinprogram, Assemblerprogram.

Funktions- Excitationstabeller för JK- och T-vippa. Analys och Syntes av räknare.

Läsanvisning i Kompendiet:

Kapitel 7

Läs resten av kapitel 5 (från sidan 5.15 och framåt)

Läsanvisning i Arbetsbok för DigiFlisp:

Läs och jobba med kapitel 12-14.3.

Läs ALLA uppgifter! Är du SÄKER på att du kan lösa uppgiften, hoppa då över den och fortsätt med nästa uppgift. Försök lösa de uppgifter du är osäker på. Diskutera med din labbpartner eller en handledare vid problem.

Läs Ext 12: Resterande sidor i Kapitel 7 "Dataväg, ALU och minne" (s14-s23)
Kapitel 8 "Styrenheten" (s24-s36)

Uppgifter som demonstreras Ext 11:

Exempelsamling: 5.1, 5.4, 5.7, 5.9, 6.5, 6.7

Självverksamhet Ext 11:

Exempelsamling: 4.4, 5.5, 5.6