

Fullständig adressavkodning

Inport 1:	4000H	=	0100	0000	0000	0000
Inport 2:	4001H	=	0100	0000	0000	0001
Utport 1:	4002H	=	0100	0000	0000	0010
Utport 2:	4003H	=	0100	0000	0000	0011

4k RWM	Start:	8000H	=	1000	0000	0000	0000
	Slut:	8FFFH	=	1000	1111	1111	1111

8k ROM #1	Start:	C000H	=	1100	0000	0000	0000
	Slut:	DFFFH	=	1101	1111	1111	1111

8k ROM #2	Start:	E000H	=	1110	0000	0000	0000
	Slut:	FFFFH	=	1111	1111	1111	1111

Ofullständig adressavkodning

Inport 1:	4000H	=	0	100	0000	0000	00	00
Inport 2:	4001H	=	0	100	0000	0000	00	01
Utport 1:	4002H	=	0	100	0000	0000	00	10
Utport 2:	4003H	=	0	100	0000	0000	00	11

4k RWM	Start:	8000H	=	1	000	0000	0000	0000
	Slut:	8FFFH	=	1	000	1111	1111	1111

8k ROM #1	Start:	C000H	=	1	100	0000	0000	0000
	Slut:	DFFFH	=	1	101	1111	1111	1111

8k ROM #2	Start:	E000H	=	1	110	0000	0000	0000
	Slut:	FFFFH	=	1	111	1111	1111	1111

Var hittar man modulerna i adressrummet i detta fall?

Inport 1: Alla adresser $4*n$, där $n = 0-1FFFFH$

Inport 2: Alla adresser $4*n+1$, där $n = 0-1FFFFH$

Utport 1: Alla adresser $4*n+2$, där $n = 0-1FFFFH$

Utport 2: Alla adresser $4*n+3$, där $n = 0-1FFFFH$

4k RWM: 8000-8FFFH
9000-9FFFH
A000-AFFFH
B000-BFFFH

Med denna adressavkodning ser vi att modulerna inte får några överlappande adressområden, men I/O-modulerna och RWM kommer att "synas" i flera adressområden.

8k ROM #1: C000-DFFFH

8k ROM #2: E000-FFFFH