

Läsvecka 5

Tema: *Skriva assemblerprogram.*

Förra veckan jobbade vi med att implementera instruktioner i styrenheten. Vi slutför detta arbete nu. Efter det kan vi skriva enkla assemblerprogram som kan testas i utvecklingsmiljön för FLEX.

Vi fokuserar villkorliga programhopp och subrutiner när vi skriver program för IN- och UT-matning. Till hjälp har vi I/O-simulatorer tillgängligt i utvecklingsmiljön för FLEX.

Under laborationspassen bygger vi klart styrenheten – vilket innebär att vi har en komplett dator (**som du har konstruerat!!!!**) med tillhörande utvecklingsmiljö.

Vi avslutar veckan med att jämföra FLEX med den kommersiella processorn HC12. Efter detta fokuserar vi på programmerarens bild av CPU12 och hur vi assemblerprogrammerar denna.

Moment / Begrepp

(Vi klarade av några av dessa förra veckan). Villkorliga hopp. Stack, Stackpekare och Subrutin. Utvecklingsmiljö. Källfil, Laddfil och Listfil. Assembler och assemblerdirektiv. I/O-simulatorer.

Uppgifter för ökad förståelse (lämpliga att göra innan föreläsningen)

Arbetsboken för DigiFlex: Kap 24.1; Upg 117, 121, 123; 124.

Läsanvisning:

Ext 9, 20

Läsanvisning i Arbetsbok för DigiFlex:

Läs och jobba med kapitel 22-24, 26-27. Studera speciellt: Appendix A och C.

Lär dig hitta i instruktionslistan för FLEX och för CPU12 !!!!

Läsanvisning i Arbetsbok för HC12 (Utdelat särtryck):

Läs och jobba med Avsnitt 1

Uppgifter lämpade för fördjupning:

Arbetsboken för DigiFlex: Jobba med kapitel 22-24, 26-27

Hoppa över uppgifter du kan och försök lösa de uppgifter du är osäker på. Diskutera med din labbpartner eller en handledare.

Uppgifter som demonstreras:

Exempelsamling: 8.3, 8.4 c;d, 8.5, Ext 10, Upg 126

Obligatorisk självverksamhet:

Arbetsbok för DigiFlex: 124, 125, 127, 128

Självverksamhet:

Arbetsbok för DigiFlex: 117, 118, 119, 121, 122

V110924