

# Vad vi gör under läsvecka 6 och 7

Förra veckan avslutades med att vi studerade hur stacken används av FLEX-processorn ur instruktions- och programperspektiv.

Nu lämnar vi tillfälligt datorn och återvänder till digitaltekniken för att lära oss hur man konstruerar enkla synkrona sekvensnät. Sedan kommer vi att gå igenom principen för flyttal, som används när man utför beräkningar t ex i vetenskapliga sammanhang. I slutet av läsvecka 6 skall vi träna på att skriva korta program och subrutiner i assemblerspråk.

Under läsvecka 7 fortsätter vi med träning i assemblerprogrammering och med genomgång av en gammal tenta. Till sist visar vi översiktligt programmeringsmodellen och instruktionsuppsättningen för den kommersiella processorkärnan CPU12 och har då gått igenom allt som ingår i kursen.

## **Excitationstabeller**

Vid konstruktion av sekvensnät använder man excitationstabeller som visar hur man skall välja vippornas insignaler för att få önskade utsignaler efter nästa klockpuls.

## **Konstruktion av synkrona räknare**

Hur man konstruerar synkrona räknare med och utan räknevillkor.

## **Konstruktion av enkla synkrona sekvensnät**

Principen för hur man konstruerar enkla generella synkrona sekvensnät.

## **Flyttal**

Det vetenskapliga skrivsättet för tal.

## **Träning i assemblerprogrammering av FLEX-datorn**

Lösning av ett antal programmeringsuppgifter i assemblerspråk demonstreras.

## **Genomgång av en gammal tenta**

Vi går igenom en av de gamla tentorna som länkas till från hemsidan.

## **Den kommersiella processorkärnan CPU12**

Programmeringsmodellen och instruktionsuppsättningen för CPU12 visas översiktligt och de stora likheterna med FLEX-processorn poängteras.

## **Under läsvecka 6 är det laborationsuppehåll och vi förbereder laboration 4 som utförs under läsvecka 7**

(De uppgifter i arbetsboken och de hemuppgifter i lab-PM som anges på försättsbladet till laboration 4 skall arbetas igenom före laboration 4.)