

Vad vi gör under veckan (Lv4)

Förra veckan avslutade vi med att ta fram en dataväg ("data path") till en processor och anslöt även ett arbetsminne till datavägen. Vi använde sedan datavägen för att utföra ett antal sammansatta operationer på data.

I början av läsvecka 4 fortsätter vi studera FLEX-processorns instruktionsuppsättning. Sedan fortsätter vi med att komplettera datavägen från förra veckan så att den blir en von Neumannprocessor. I slutet av veckan visar vi hur FLEX-processorn kommunicerar med omvärlden och går igenom ett enkelt multiplikationsprogram.

Instruktionsuppsättning för FLEX-processorn (forts.)

Instruktioner för test samt ovillkorliga och villkorliga PC-relativa hopp.

Komplettering av datavägen enligt von Neumann

RTN-beskrivning av FLEX-instruktioner

FLEX-datorns styrenhet

En automatisk styrenhet för FLEX-processorn

Vi konstruerar en styrenhet i form av ett synkront sekvensnät som i princip kan generera alla nödvändiga styrsignaler för alla instruktioner i FLEX-processorns instruktionsuppsättning.

FLEX-datorns inportar och utportar

Hur FLEX-datorn kommunicerar med omvärlden.

Normal och maskinorienterad flödesplan

Exempel: Multiplikationsprogram

Under veckan utför vi laboration 2 och börjar förbereda laboration 3

(De uppgifter i arbetsboken och de hemuppgifter i lab-PM som anges på försättsbladet till laboration 3 skall arbetas igenom.)